



Ing. Jesús Palomino Echartea



CURRICULUM VITAE:

Licenciado en Electrónica por la BUAP, Maestría en Ciencias especialidad en Microelectrónica por INAOE, Doctor Honoris causa por INAOE. Ha sido profesor de tiempo parcial en INAOE, UDLA, ITESO; Tres patentes relacionadas a circuitos integrados; Miembro de IEEE; Gerente de diseño de circuitos en CTS y Muxbal. Actualmente gerente general del centro de diseño de Intel en Guadalajara.

TRAYECTORIA PROFESIONAL:

Jesús se ha desempeñado en diversos roles en la academia y la industria, incluyendo, Investigador asociado en INAOE, profesor de tiempo parcial en UDLA Puebla e ITESO, conferencista en varios eventos en universidades de varios estados del país, ha sido líder de diseño de circuitos integrados en CTS y Muxbal, emprendedor iniciando la compañía TDCOM y es actualmente el gerente general del centro de diseño de Intel en Guadalajara.

LOGROS CIENTIFICOS:

Diseño del primer circuito integrado de más de 1000 transistores en INAOE (1985), desarrollo de herramientas de diseño asistido por computadora en INAOE (1986-88), líder de diseño del primer circuito en CTS (1989-90), desarrollo de plataformas de cómputo lanzada al mercado mundial (1994), desarrollo de circuito integrado para telecomunicaciones (2000), obtención de tres patentes de la oficina de patentes de estados unidos, relacionadas a circuitos integrados.

PARTICIPACION GREMIAL:

Miembro del IEEE, Miembro de la academia de ingeniería de México, miembro de CANIETI donde ha tenido roles de liderazgo, miembro de consejo de universidades en norte, centro y sur del país.

CONTRIBUCION SOCIAL:

Impulsor de prácticas de responsabilidad social corporativa, que incluyen apoyo a organizaciones no gubernamentales, desarrollo de talento en universidades, promover diversidad e inclusión, atraer más mujeres a la ingeniería.

**ACADEMIA DE INGENIERÍA MÉXICO, A.C.
(AIM)**

**DÍA NACIONAL
DEL INGENIERO
2022**

**46
EDICION**

